



梁晓明先生

梁晓明先生是Xilinx亚太区高端产品市场经理，负责公司高端产品和解决方案的营销和推广工作，专注于高速连接和逻辑结构方面。在加入Xilinx之前，梁先生在华为技术股份有限公司担任固网部逻辑设计研发项目经理，从事硬件设计和大规模FPGA逻辑设计，拥有四年经验。他在高速数字系统、ATM、交换式路由器及媒介网关系统等方面拥有丰富的知识和经验，曾领导其小组成功地完成了二十多项产品设计。

梁先生在1999年毕业于华中科技大学，取得电气工程学士学位。

邹志雄先生

邹志雄先生为赛灵思公司Virtex解决方案高级市场经理，负责管理赛灵思亚太区Virtex，DSP，连接和嵌入式处理解决方案营销团队。

邹先生2000年加入赛灵思公司，在担任赛灵思亚太区软件和IP产品市场经理期间，他带领赛灵思软件在亚太区的销售得到重要提升。邹先生同时还在亚太区负责公司最大的行业合作伙伴活动，从而为数千位工程师提供赛灵思解决方案的培训。在加入赛灵思公司之前，邹先生在赛灵思公司的战略伙伴Synopsys公司工作了七年多时间。期间他担任过包括现场应用工程师、客户经理和销售经理在内的多个职务。在担任Synopsys销售经理期间，他带领一个销售队伍专注为公司的Physical Solution新产品系列拓展亚太区市场。在他领导的两年中，该销售队伍成功地巩固了Synopsys公司在该地区的领先地位。

在他职业生涯之初，邹先生在加拿大ATI Technology公司担任过高级IC设计工程师。在该公司工作的三年多时间里，他集中于设计方法和IP开发。

邹先生持有美国威斯康星大学麦迪逊分部的电子工程学士学位，多伦多大学的工程硕士以及香港城市大学的工商管理硕士学位。



周海天先生

周海天先生作为Xilinx深圳分公司的高级应用工程师IO体系专家，主要负责在亚太区域，利用Xilinx的FPGA促进和支持高速IO系统设计。加盟Xilinx公司前，周先生曾在PMC-Sierra公司和Newbridge Networks公司任职，专门负责设计其各自的电信ASSP、SOC和基于ATM/IP的电信系统，积累了八年丰富的行业经验。

周先生毕业于英属哥伦比亚大学，获计算机工程应用科学硕士学位。同时他也是加拿大英属哥伦比亚专业工程师和地质学者协会的会员（P. Eng）。