



梁晓明先生

梁晓明先生是 Xilinx 亚太区高端产品市场经理，负责公司高端产品和解决方案的营销和推广工作，专注于高速连接和逻辑结构方面。在加入 Xilinx 之前，梁先生在华为技术股份有限公司担任固网部逻辑设计研发项目经理，从事硬件设计和大规模 FPGA 逻辑设计，拥有四年经验。他在高速数字系统、ATM、交换式路由器及媒介网关系统等方面拥有丰富的知识和经验，曾领导其小组成功地完成了二十多项产品设计。

梁先生在 1999 年毕业于华中科技大学，取得电气工程学士学位。

莫柱昌先生

莫柱昌先生是 Xilinx 亚太区产品营销经理。他在 ASIC（专用集成电路）和 FPGA（现场可编程门阵列）产品方面有 10 多年的很强的技术背景，在目前职位上负责公司在亚太区所有的大批量 FPGA 产品推广、战略营销、规划和实施工作。

莫先生 2000 年作为技术营销工程师加入 Xilinx 公司。在加入 Xilinx 亚太区之前，他在 Altera 公司（香港）任职四年。他担任亚太区的高级现场应用工程师，而后被提升为技术营销经理。1996 年来香港任职之前，莫先生是加拿大 VTech Engineering 公司的 ASIC 设计师，全面负责该公司 PC 部的 PC 芯片组设计工作。

莫先生开发了超过 1000 个涵盖基本和高级设计技巧的培训资料幻灯片页面，旨在提高客户的设计技巧。

莫先生是持证工程师，从加拿大 Alberta 大学电子工程系获得硕士学位，并在加拿大 Windsor 大学获得科学理学士及应用科学理学士两个学位。